



注: 階語説明 IGBT(Insulated Gate Bipolar Transistor), HiGT(High Conductivity IGBT), HiRQ(High Reverse Recovery Capability), LiPT(Low Injection Punch Through), EMI(Electro Magnetic Interference)

図1 高耐圧IGBTへの技術的要件と応用機器への貢献

IGBTには熱的な要件と機械的な要件がある。損失低減,最大接合温度のアップ,熱抵抗低減,パワーサイクル耐量の向上といった熱的な要件を満たすことでインバータなどの応用機器の出力容量をアップすることができる。

日立グループの高耐圧IGBTは,風力発電,鉄道,産業用 をはじめとするパワーエレクトロニクス製品のキーデバイスとし て採用され,豊かな社会や省エネルギーに貢献している。現 在では1.7 kVから6.5 kV,最大電流が3,600 Aまでのライン アップが揃えられ,機器の大容量化と小型・軽量化に応えて きた。

本開発のE2版では最新技術を適用し, Vo(sat)および熱抵 抗の低減,最大接合温度を上げ,従来製品と同一パッケー ジサイズで定格電流を25%アップした。また,放射ノイズを抑 制した環境配慮型の特性を生かし,ラインアップを拡大して, 高耐圧大容量インバータのニーズに対応していく(図1参照)。

1.はじめに

IGBTモジュールは制御性が良く取り扱いが容易であること から、電力制御用デバイスとして普及してきた。中でも、高耐 EIGBT(Insulated Gate Bipolar Transistor)は、それまで用い られてきたGTQ(Gate Turn-off Thyristor)に比べ低損失であ るとともに堅牢(ろう)性に優れ、冷却系や保護回路を軽減で きることから、鉄道用インバータ向けなどさまざまな応用機器向 けに市場規模を拡大してきた。

日立グループにおける高耐圧IGBTは,1992年に製品化さ れた2.0 kV,300 A IGBTにさかのぼる。高耐圧IGBTの製品 化の経緯を図2に示す。その後,変電設備,大型ミルドライブ,



注:略語説明 Vœ(Collector Emitter Voltage)

図2 日立高耐圧IGBTの製品化の経緯

1992年の2.0 kV IGBTをはじめとし、1.7 kVから6.5 kV IGBTまで六つの定格 電圧ラインアップを拡充した。

OHV(Off Highway Vehicle) や船舶などの駆動用,風力発電 や粒子加速器にも用いられるようになった。応用機器の拡大 に伴い,現在では1.7 kVから6.5 kVまでの六つの定格電圧ラ インアップを拡充し、最大3,600 Aまでの定格電流をラインアッ プ化した(図3参照)。

近年,応用機器の大容量化が進むのに伴い,小型,低損 失,放射ノイズの抑制が強く求められ,新型セル構造を採用 することで1)2)ニーズに応えてきた。

ここでは、これらの要請に応えるために、開発された3.3 kV, E2版モジュールについて述べる。

2.次世代IGBT E2版」の開発

3.3 kV, E2版モジュールでは,従来1,200 Aを最大の定格 電流としてきた3.3 kV IGBTと同一パッケージサイズでありなが ら、定格電流を25%アップし1,500 Aとした。IGBTの世代はア ルファベットのAから始まり、これまでにE版までが製品化されて



注:略語説明 Id(Collector Current), Vat (Collector Emitter Voltage) 図3 3.3 kV IGBTの世代ごとのVa(sat)推移

3.3 kV ,E2版を2008年に製品化し,定格電流,最大接合温度をアップした。



注:略語説明 Va(sat) Collector Emitter Saturation Voltage) 図4 Vci(sat)のIGBTチップの世代ごとの推移 E2版を2008年に製品化し,定格電流を25%,最大接合温度を150 にアッ

プした。

おり、この開発はE版の次世代としてE2版と名付けた(図4参 照)。E2版では、Vci(sat)の低減、熱抵抗を低減させるととも に,最大接合温度を25度上昇させ,150 とした。実現にあ たっては、IGBTチップにはplanar HiGT(Vor(sat)低減)および LiPT(スイッチングロス低減)をダイオードチップにはHiRC(高 逆回復耐量)構造を採用した。また,チップのサイズや配置, さらには低熱膨張AlSiQ アルミニウム / 炭化ケイ素複合材料) ベースプレートの形状最適化も図っている。

3.IGBTチップ

開発したIGBTセルの断面構造とその特徴を図5に示す。 エミッタ側にはplanar HiGT(High Conductivity IGBT)構造を, コレクタ側にsoft LiPT(Low Injection Punch Through)構造を 採用することで, Vci(sat)の低減, スイッチングによる放射ノイ ズの抑制,最大接合温度のアップを実現することができた。

IGBTの出力特性を図6に示す。-40 ~150 のすべての 温度範囲,定格電流の20%以上の電流領域で正の温度依



注:略語説明 Vat Gate Emitter Voltage)

図5 IGBTセル構造の特徴と効果

planar HiGT構造とsoft LiPT構造を採用し, Vc(sat)の低減,放射ノイズの 抑制,最大接合温度のアップを実現する。



図6 IGBTの出力特性の温度依存性

大電流モジュールとして好適なIGBT特性である正の温度依存性を示す。

存性を得た。これは,モジュール内に並列接続されたチップ 間の電流がバランスをとりやすい特性であり,多くのチップが 並列接続される大電流モジュール用として好適な特性である。

4.FWDチップ

FWD(Free Wheel Diode)にはHiRC(High Reverse Recovery Capability)構造と名付けられた独特のセル構造を 採用した。HiRC構造はアクティブ領域周縁部を二元的に構 造最適化することで,逆回復時の電流集中を緩和し,高い 逆回復耐量を得ることができる(図7参照)。

さらに、アノード 陽極 からカソード 陰極 に至る縦方向に ついてはオン状態,逆回復期間ともに理想的なキャリア分布 に近づけられるように,p型,n型不純物濃度およびキャリアラ イフタイムの最適化を図った。この三次元的な構造最適化に より,逆回復耐量 順電圧 逆回復損失の三角関係トレー ドオフを改善した。

順電圧特性を図8に示す。IGBTチップ同様,ほぼすべての電流,温度範囲で,大電流モジュールとして好適な,正の 温度依存性が得られている。



注:略語説明 FWD(Free Wheel Diode)

図7 FWDの断面構造と逆回復時の電流経路のシミュレーション HiRC構造の採用により、高い逆回復耐量を得ることができた。



図8 FWDの順電圧特性カーブの温度依存性 大電流モジュールとして好適なダイオード特性である正の温度依存性を示す。

5.スイッチング特性

接合最高温度150 におけるスイッチング波形を図9の(a), (b),(c)に,SOA(Safe Operation Area:安全動作領域)試験 波形を(d),(e),(f)にそれぞれ示す。planar HiGTとsoft LiPTの採用により,従来125 で確保されていたものと同様に, スムーズなスイッチング波形を150 においても確保できた。

6.熱抵抗の低減

発生損失の低減,最大接合温度の向上とともに熱抵抗の 低減を図った。チップサイズ,チップ配置の改善によってRth (j-c) Siチップからケースまでの熱抵抗を8%低減した。モ ジュールとヒートシンク間に介在する熱伝導グリースは,その 熱伝導率がモジュールやヒートシンクの構成部材に比べて2け





図9 MBN1500E33E2のTc150 でのスイッチング波形

(a)ターンオン波形 (b)ターンオフ波形 (c)逆回復波形 (d) RBSOA波形, (e)逆回復SOA波形 (f)短絡SOA波形をそれぞれ示す。Tc=150 においても スムーズなスイッチング波形を確保できた。 た程度低い。このため、グリース領域での温度上昇が大きい。 ヒートシンク上にマウントした際のグリース厚さが必要十分な量 となるようなAlSiCベースの形状とすることで、Rth(c-hs) ヒー トシンク表面からベース裏面までの熱抵抗 光16%低減した。

7.インバータ動作時の発生損失

インバータのPWM(Pulse Width Modulation)運転に用いた 際のシミュレーション例として,図10の(a)にIGBTモジュール からの発生損失の搬送波周波数(fc)旅存性を,(b)にその 際の温度分布,および(c)に最大接合温度となるインバータの 出力電流を示す。また,同図(c)では現行製品との比較をし ている。スイッチング損失が低く高周波数用途に適した 「MBN1200E33D」、Vei(sat)が低く高出力電流用途に適した 「MBN1200E33E」と同じパッケージサイズでありながら,すべ ての搬送波周波数領域で25%以上の出力電流のアップが可 能となる。Vei(sat)の低減,最大接合温度のアップ,熱抵抗 の低減がこれに寄与した。

8.製品ラインアップ

3.3 kV E2版の製品ラインアップ計画を図11に示す。従来製品でも適用されていた,140×190×38(mm)のシングルパッケージに,今回新たにデュアルパッケージを加える。電流定格は500 Aであり,これは電鉄用の補助電源や永久磁石モータ駆動用などの高耐圧小型インバータの需要に対応するものである。

9.おわりに

ここでは,最新世代の3.3 kV 1,500 A E2版IGBTにて,現 行製品と同ーパッケージ外形でありながら,出力電流を大幅 に拡大できることについて述べた。

ここで紹介した技術は,3.3 kV素子だけに適用可能なものではない。今後,この開発技術を6.5 kVなど,ほかの耐圧 IGBTにも展開し,これによって製品の価値を高め,さらにはこのIGBTを適用したインバータの付加価値向上に寄与してい く考えである。

参考文献

- M. Mori ,et al.:A trench gate high conductivity IGBT(HiGT) with wide short-circuit capability ,IEEE Transaction on Electron Devices , Vol.54 ,No.8 ,August 2007 ,pp.2011-2016(2007.8)
- 2) M. Mori ,et al.:A planar-gate high-conductivity IGBT(HiGT) with hole-barrier layer ,IEEE Transaction on Electron Devices ,Vol. 54 , No. 6 ,June 2007 ,pp.1515-1520(2007.6)



図10 PWM(パルス幅変調 動作時のシミュレーション例 (a)発生損失成分ごとの搬送波,周波数(fc)旅存性(b)温度上昇(c)定 格接合最高温度以下となる出力電流の周波数依存性の現行製品比較(損失 特性は標準値を使用 をそれぞれ示す。現行製品に比べ,すべての搬送波周波 数領域で25%以上の出力電流のアップが可能となる。

型式名	Vce	lc	モジュールサイズ (mm)	回路	写真
MBN1500E33E2	3.3 kV	1,500 A	140×190×38	シングル	(a)
MBN1000E33E2	3.3 kV	1,000 A	140×130×38	シングル	(b)
MBM500E33E2	3.3 kV	500 A	140×130×38	デュアル	(c)

(b)

図11 3.3 kV E2版モジュールの製品ラインアップ計画 3.3 kV E2版では3種のパッケージをラインアップする。

執筆者紹介

(a)



齊藤 克明 1989年日立製作所入社,電力グループ 電機システム事 業部 パワーデバイス本部 開発部 IGBT開発グループ 所属 現在,IGBTの開発に従事

(c)



1982年日立製作所入社,電力グループ 電機システム事業部 パワーデバイス本部 開発部 IGBT開発グループ 所属現在,大容量IGBTの開発に従事

佐伯 貴広

小池 義彦



1995年日立製作所入社,電力グループ 電機システム事業部 パワーデバイス本部 開発部 IGBT開発グループ 所属現在,大容量IGBTの開発に従事