特



Digital Coherent Receiver Technology for 100-Gbps Optical Transport Systems

あらまし

デジタルコヒーレント受信技術は、100 Gbps光伝送システムの必須技術として期待されている。富士通研究所および富士通は、その安定性・信頼性の確立に向け、光周波数オフセット補償回路・搬送波位相推定回路といった、デジタルコヒーレント受信の基本を成す回路を試作した。その性能を実験的に評価した結果、理論限界に1 dBと迫る良好な誤り率特性を確認した。

Abstract

Digital coherent receivers are expected to be the most important building block of 100-Gbps optical transport systems. As a platform for evaluating their real-time operation stability and thus helping to realize product-level reliability, Fujitsu Laboratories and Fujitsu have fabricated a test circuit to implement basic algorithms such as carrier phase recovery and optical frequency offset compensation. The experimental results showed an excellent performance that is only 1 dB away from the theoretical limit.



Jens C. Rasmussen

ネットワークシステム研究所フォト ニクス研究部 兼 ネットワークプロ ダクト事業本部 所属 現在, 100 Gbps光伝送システムの研 究開発に従事。



星田剛司(ほしだ たけし)

ネットワークシステム研究所フォト ニクス研究部 兼 ネットワークプロ ダクト事業本部 所属 現在, 100 Gbps光伝送システムの研 究開発に従事。



中島久雄(なかしま ひさお)

ネットワークシステム研究所フォト ニクス研究部 兼 ネットワークプロ ダクト事業本部 所属 現在, 100 Gbps光伝送システムの研 究開発に従事。

まえがき

幹線系の光伝送ネットワークが扱う通信トラ フィック容量は、3年間で4倍という高率で年々増 大を続けている。この容量増大は、従来からのトラ フィックである音声や低速イーサ信号(GbE, 10GbE)の量的増大にとどまらず、収容すべきク ライアント信号の高速化という質的な変化も伴って いる(図-1)。ネットワークにとっての主要なトラ フィック発生源である大規模なデータセンタや画像 配信センタに配置される大容量ルータには、IEEE で標準化が進められている100ギガビットイーサ (100GbE)などの高速インタフェースが搭載され る見通しである。今後の伝送装置には、こうした高 速従来型のトラフィックと従来型のトラフィックを 効率良く収容し、長距離にわたり安価に伝送するこ とが求められている。

このような要求に応える100 Gbps光伝送システ

ムを実現するに当たり、実用化が期待されているの がデジタルコヒーレント受信方式^(注1)である(図-2)。 現在実用化されている直接受信方式^(注2)による 40 Gbps波長多重伝送システムでは、伝送路で発生 する各種の波形歪みをマネージするために、各種 の光分散補償技術を用いているが、伝送速度が 100 Gbpsとなると、このような光分散補償器に よって実現できる補償量や補償精度が限界を迎える。 デジタルコヒーレント受信方式では、光分散補償の 限界を超えた広範囲・高精度の波形歪み補償が可能 となるため、光分散補償器やその損失補償用の光増 幅器を削減することが可能となり、システムの小型 化・低コスト化が期待される。

このように、100 Gbps光伝送システムを実現す る上でキー技術となるデジタルコヒーレント受信に ついて、著者らを含むグループでは、デジタル信号 処理アルゴリズムの研究開発と光伝送システム特性 に対する影響について詳細検討を行ってきた。本稿





(注2) 光の振幅情報のみを電流に変換して受信する方式。構成 が簡素なため従来用いられてきた。

⁽注1) 光の振幅と位相の両方の情報を電流に変換して受信する 方式。



図-2 波長多重伝送システムの構成例とデジタルコヒーレント受信技術によるパラダイムシフト Fig.2-Typical configuration of 100 Gbps wavelength division multiplexed transmission system and its paradigm-shift with digital coherent receivers.

では,まずデジタルコヒーレント受信の歴史的・技術的特徴と課題について説明した後,その動作の最 も基本的な機能である光源周波数オフセット補償と 搬送波位相推定の各機能の役割について概説する。 続いて,これらの機能を実装した試作受信器による, リアルタイム動作確認実験結果について紹介する。

デジタルコヒーレント受信方式とその歴史

デジタルコヒーレント方式の基本を成すコヒーレ ント受信方式⁽¹⁾は,従来用いられてきた直接検波方 式と比較して高い受信感度の実現が可能であること から,光ファイバ通信システムの再生中継距離拡大 を目指して1980年代から1990年代の前半にかけて 盛んに研究された。またこの時期から,そのバリ エーションであるデジタルコヒーレント受信方式に 関する先駆的な検討もなされた⁽²⁾しかし,光中継 増幅技術の登場や波長多重伝送方式の普及の結果, 光ファイバ通信システムにコヒーレント受信を採用 する動機付けはいったん失われ,約10年間にわ たってこの分野の研究開発は停滞した。その後,デ ジタルコヒーレント受信方式が再び脚光を浴びるようになった背景としては以下の4点が挙げられる。

- 100 Gbpsという高速伝送システムでは、受信 OSNR (Optical Signal to Noise Ratio)の不足 が長距離伝送上の切実な問題であり、コヒーレ ント受信によるOSNR耐力の改善が再び魅力的 になった。
- (2) デジタルコヒーレント受信によって実現でき る強力な波形等化機能が、高速信号の長距離伝 送時の波形歪対策として必須と考えられるよう になった。
- (3) CMOS LSI技術の急激な進歩に伴い,デジタ ル信号処理の能力(ゲート数,動作周波数)が 飛躍的に向上し,100 Gbps級信号のデジタルコ ヒーレント受信の実現が現実味を帯びてきた。
- (4) ビットレートが高くなるにつれ、コヒーレント受信実現の最大の障害の一つであった光源位相雑音への対処が相対的に容易になった。

以上の背景のもと、デジタルコヒーレント受信技 術に関する実験結果もいくつか報告されているが、

100 Gbps光伝送システムのためのデジタルコヒーレント受信技術





実際にデジタルコヒーレント受信器を試作してリア ルタイム動作させた実験報告は比較的少数⁽³⁾⁻⁽⁶⁾ で あり,それ以外の大多数の報告は,リアルタイムオ シロスコープによるバースト波形蓄積とソフトウェ アによる事後処理を組み合わせた,いわゆる「オフ ライン実験」によるものにとどまっている。そのた め,実システム運用上の安定性にかかわるような課 題を掘り下げる検討・報告が不足しているのが現状 であり、実用化に向けた課題を残している。

デジタルコヒーレント受信器の特徴

デジタルコヒーレント受信器の基本的な機能ブ ロック構成例を図-3に示す。従来型(非デジタル 型)のコヒーレント受信器と比較した場合,コヒー レント受光フロントエンド {局部発振光源 (LO: Local Oscillator),光位相ハイブリッド(注3)光電変 換回路などで構成される}はほぼ同様であるが,そ の出力をAD変換した上でデジタル信号処理回路に よって波形処理を行う点が相違点である。この相違 が,以下の(1)~(4)の具体的メリットをもた らす。

- (1)送信光源と局部発振光源の周波数・位相を受 信光に対して同期させるメカニズムをデジタル 信号処理として実装することにより、実現難度 の高い光PLLが不要となる。
- (2) その結果,市場で一般的に入手可能な波長多 重用レーザ光源を,自走LOとして適用可能に



(a) 周波数オフセットが無視できる場合



(b) 周波数オフセットが無視できない場合

図-4 光源周波数ズレの影響(QPSKの場合の模式図) Fig.4-Impact of laser frequency offset: schematic diagram assuming QPSK system.

なる。

- (3) デジタル信号処理回路によって,アナログ回 路では実現困難な,高度な波形歪等化器の実現 が可能になる。
- (4) ハードウェアのアーキテクチャの最小限の変 更で、多彩な変調方式 {多値PSK (Phase Shift Keying), QAM (Quadrature Amplitude Modulation)など}や、波長チャネル内多重化 方式 {偏波多重,直交周波数多重 (OFDM: Orthogonal Frequency Division Multiplexing) など}との組合せに柔軟に対応できる。

以下では、リアルタイムコヒーレント受信の実現 上最も基本的な機能である上記(1)について、光 源周波数オフセット補償回路と搬送波位相推定回路 の二つに絞って解説する。

● 光源周波数オフセット補償

一般的な波長多重用光源を用いた場合,送信器側 の光源と受信器側のLO光源の間には,波長確度の 範囲内で光周波数のズレ(オフセット)が発生し得 る。現在市場で一般的な波長多重用光源の場合,こ の周波数オフセットは最大数GHz程度となる可能 性がある。

光源周波数オフセットが存在する場合に発生する 現象を, QPSK (Quadrature Phase Shift Keying)変調^(注4)方式の場合を例にとった図-4を用 いて説明する。光源周波数オフセットが十分小さい 場合 {図-4 (a)},ある短時間にわたって観測した

⁽注3) 局部発振光源と受信光を2種類以上の異なる位相で混合 して出力する光学部品。

⁽注4) 4値位相変調。2ビットの情報を光の四つの位相状態(45°, 135°, 225°, 315°)に対応づけて伝送する方式。







信号コンスタレーション^(注5)には、位相ズレによる 静的回転のみが観測される。一方、光源周波数オフ セットが大きい場合 {図-4 (b)} には、周波数オフ セットによって観測時間内にコンスタレーションが 回転してしまうため、そのままではQPSK信号とし て処理・識別することが困難になる。

この問題に対処するためには、まず光源周波数オ フセットを検出する、光源周波数オフセット推定回 路が必要になる。光源周波数オフセット推定回路の 例として、多値PSK変調方式に適用可能な2種類の 構成を図-5に示す。図-5(a)の構成は、後述する PSK信号用の搬送波位相推定と類似の発想によっ て、受信した複素電界情報からPSK符号化信号成 分と雑音成分を除去し、光源周波数オフセットの成 分を抽出するものである⁽³⁾一方、図-5(b)の構成 では、信号の仮判定を行いその結果を差し引いて PSK符号化成分を除去する方法により、周波数オ フセット推定範囲を更に拡大できるものである⁽⁹⁾

ひとたび上記のような回路によって周波数オフ セット推定値を得れば,

- LOの発振周波数を微調整するフィードバッ ク型
- (2) デジタル回路内で周波数オフセットに相当するだけコンスタレーションを逆回転させるフィードフォワード型

のいずれかの方法を用いて周波数オフセット補償回 路を実現することができる。





● 搬送波位相推定

送信器側の光源と受信器側のLO光源の周波数オ フセットが補償された後に残るのは、光源間の位相 差である。これを検出して補正することにより、識 別判定の準備を行う機能が搬送波位相推定処理で ある。

搬送波位相推定回路の例として、PSKに適用可 能な累乗方式^{(7),(8)}を適用した構成の一例を図-6に示 す。この回路では、m値PSK信号の複素電界をm乗 すると符号情報は複素平面上で一点に重なることを 利用して消去する。さらに一定の数の符号間で平均 化を行い雑音成分を低減することによって、雑音と 比較すると比較的ゆっくり変動する搬送波位相 θ_e を算出するものである。ひとたび θ_e が判明すれば、 これを用いてコンスタレーションを回転させること によって搬送波位相の影響を除去し、特定の閾値 を用いて識別判定を行うことが可能となる。

リアルタイムデジタルコヒーレント受信実験

上述のようなデジタルコヒーレント受信用のアル ゴリズム・回路の検証に当たっては、オフライン実 験による動作原理確認のみでは不十分であり、リア ルタイム受信実験を通じた検証が不可欠であると考 えられる。

そこで今回, AD変換速度1Gサンプル/秒という 低速動作ではあるものの, デジタルコヒーレント受 信器を試作し, その基本的な特性をリアルタイム実 験により評価した。

なお,光源周波数オフセットや搬送波位相ズレの 問題は,AD変換速度が低ければ低いほど深刻であ

⁽注5) 光の振幅・位相の状態にどのように符号として割り当て ているかを複素平面上に表示したもの。

100 Gbps光伝送システムのためのデジタルコヒーレント受信技術



図-7 RZ-QPSKリアルタイムデジタル コヒーレント受信実験系 Fig.7-Expermental setup for real-time digital coherent reception of RZ-QPSK signal.



図-8 リアルタイムデジタルコヒーレント受信ボード Fig.8-Real-time digital coherent reception circuit board.

るため、今回の評価結果は高速動作に向けたアルゴ リズム検証としては、むしろ厳しい評価となってい ることに留意されたい。

実験系を図-7に示す。今回の実験では変調信号と して1 Gbps (500 Mシンボル/秒)のRZ-QPSK^(注6) 方式を用いた。送信器・受信器内の光源としては, 光源線幅約300 kHzの波長可変光源を用い,発振波 長の微調整によって光源周波数オフセットを可変で きるようになっている。信号光にASE (Amplified Spontaneous Emission)雑音を付加してOSNRを 調整し,さらに偏波を偏波制御器で制御した上で, コヒーレント受信器に入射した。コヒーレント受信 器は光ハイブリッド・局部発振光源 (LO)・光電変 換回路・低域通過フィルタ (350 MHz)およびリ





アルタイムコヒーレント受信ボードで構成され、そ の出力を誤り検出器で評価した。実験に適用した試 作リアルタイムコヒーレント受信ボードを図-8に示 す。1Gサンプル/秒のAD変換器2チャネルの出力が FPGAに入力されデジタル信号処理される。デジタ ル信号処理回路としては,最も基本的な機能ブロッ クである光源周波数オフセット補償回路・搬送波位 相推定回路・識別判定回路を実装した。ここで光源 周波数オフセット補償回路としては、図-5(a)、同 図(b) に示す2種類のオフセット推定回路のいず れかによるフィードフォワード型補償方式を実装し, 両者を比較評価した。搬送は位相推定回路としては 前述の累乗法(QPSKのためm=4)を採用した。 累乗方式による搬送波位相推定には360°/4=90°の 位相不確定性が存在し, 雑音などの影響によって バースト誤りが発生する恐れがあるため、これを回 避するために、識別回路には差動デコード機能も実 装した。

AD変換器出力および識別直前の位相情報を取り出 して可視化した結果例を図-9に示す。図-9(a)と 同図(b)を比較することにより,実装した周波数 オフセット補償と搬送波位相推定回路により,光源 の位相雑音や周波数ズレの影響が除去され,QPSK 符号の四値位相情報が検出できていることが見て取 れる。

つぎに、光源周波数オフセットをほぼ0 MHzに

⁽注6) 各QPSK符号の振幅包絡線波形をRZ (return to zero) パルスとした。



図-10 ビット誤り率性能測定結果 Fig.10-Measurement result of bit error ratio performance.

設定した上でビット誤り率をOSNRの関数として測 定した(図-10)。ここで,OSNRは,光帯域0.1 nm あたりのASE雑音光パワーと、全信号光パワーの 比として定義しているため、場合により負の数と なっている。図-10中の実験値1,2は、それぞれ光 源周波数オフセット推定回路として図-5(a),同図 (b) に示す構成を採用した場合の結果である。ま ず、いずれの方式を用いた場合も、誤り率10⁻¹²に 至るまでフロアの少ない良好な誤り率特性が得られ ていることが見て取れる(オフライン実験では、現 実的な時間内に測定可能なビット数が限られるため, このような低BERの特性確認自体が困難である)。 続いて、得られた測定結果をQPSK方式の理論限界 と比較すると、OSNRにしてわずか1dB程度の乖 離にとどまっていることが見て取れる。この結果は, 著者らの知る限り、これまで報告されたリアルタイ ムデジタルコヒーレント受信器の実測特性としては 最も理論限界に近く,良好な結果であると考える。

続いて、OSNRが-2 dBの状況で測定した光源周 波数オフセット依存性の測定結果を図-11に示す。 ここで縦軸はBERから算出されたQ値の劣化量であ る。著者らのグループが提案した図-5 (b)の周波 数オフセット推定方式を採用した場合(実験値2), 従来技術(実験値1)と比較すると2倍以上広い補 償範囲を確保できることが確認された。今回確認さ れた周波数オフセット補償範囲を,40~100 Gbps のQPSK信号の受信器の状況に換算して考えると,



Fig.11-Measurement result of laser frequency offset tolerance (OSNR=-2 dB).

一般的な波長多重用半導体レーザ光源(周波数確度 ±2.5 GHz)の波長確度・安定度が十分適用可能で あることを示しており、今回の基本的アルゴリズム が実用化に向けて十分有望であることが示唆される 結果となっている。

むすび

100 Gbps世代の光伝送システムの必須技術とし て期待されるデジタルコヒーレント受信技術の実力 を見極め、実システム運用に耐える安定性を実現す るために、光周波数オフセット補償回路・搬送波位 相推定回路といった、デジタルコヒーレント受信の 最も基本となる回路を試作し、リアルタイム実験に より評価した結果、理論限界まで1 dBに迫る良好 な誤り率特性を確認した。

なお今回の試作・実験では,信号ビットレートが 低い状態で十分検証可能な基本機能に絞って試作・ 評価を行ったが,今後,波形歪等化や偏波制御と いったデジタルコヒーレント受信ならではの高度な 機能についても同様の検証を進める予定である。

本成果の一部は、独立行政法人情報通信研究機構 (NICT)からの委託研究「ユニバーサルリンク技術の研究開発」によるものである。

参考文献

 (1) 大越孝敬ほか:コヒーレント光通信工学.オーム 社, 1986.

100 Gbps光伝送システムのためのデジタルコヒーレント受信技術

- (2) F. Derr : Coherent Optical QPSK Intradyne System : Concept and Digital Receiver Realization. *Journal of Lightwave Technology*, Vol.10, No.9, p.1290-1296 (1992).
- (3) A. Leven et al. : Frequency Estimation in Intradyne Reception. *IEEE Photonics Technology Letters*, Vol.19, No.6, p.366-368 (2007).
- (4) T. Pfau et al. : Polarization-Multiplexed
 2.8 Gbit/s Synchronous QPSK Transmission with Real-Time Digital Polarization Tracking. 33rd
 European Conference and Exhibition on Optical Communication (ECOC2007), 8.3.3, September 2007.
- (5) H. Sun et al. : Real-time measurements of a 40 Gb/s coherent system. *Optics Express*, Vol.16, No.2, p.873-879 (2008).

- (6) H. Nakashima et al. : Novel Wide-range Frequency Offset Compensator Evaluated with Real-time Digital Coherent Receiver . 34th European Conference and Exhibition on Optical Communication (ECOC2008), Mo.3. D.4, September 2008.
- (7) D. -S. Ly-Gagnon et al. : Coherent Detection of Optical Quadrature Phase-Shift Keying Signals with Carrier Phase Estimation . *Journal of Lightwave Technology*, Vol.24, No.1, p.12-21 (2006).
- (8) A. J. Viterbi et al. : Nonlinear Estimation of PSK-Modulated Carrier Phase with Application to Burst Digital Transmission. *IEEE Transaction on Information Theory*, Vol.29, No.4, p.543-551 (1983).