# 基板CMPによるSiCエピ膜中の基底面転位密度の低減

Growth of SiC Homoepitaxial Layer with Low Basal-plane Dislocation Density by Using CMP Substrates

堀 勉\* Tsutomu Hori 木本 恒暢\*\* Tsunenobu Kimoto

単結晶4H-SiC 8度オフSi面基板上に、横型ホットウォールCVD 炉を用い1,650 ℃にてホモエピ タキシャル成長を行った。成長条件の最適化により、50 µm/hの高速で、表面欠陥の少ない平滑な エピ膜を成長できた。CMP基板上に成長したエピ膜では、市販基板上に成長したものに比べて、 大幅に表面モフォロジーの改善が見られた。CMP基板上に高速でエピ成長することにより、エピ 膜中の基底面転位密度は低減し、本研究では最低で0.22×10<sup>6</sup> 個/m<sup>2</sup>の基底面転位密度となった。 成長温度を最適化することにより、高速成長時においても深い準位密度を比較的低い値に保つこ とができた。

Fast homoepitaxial growth of 4H-SiC has been carried out on 8° off-axis (0001)<sub>Si</sub> substrates by horizontal hot-wall chemical vapor deposition (CVD) at 1,650 °C. By optimizing the growth conditions, smooth epilayers with few surface defects were obtained at a high growth rate of 50  $\mu$ m/h. Epilayers grown on chemical mechanically polished (CMP) substrates show much better surface morphology than those on as-received substrates. The basal-planes dislocation (BPD) density can be decreased by fast epitaxy on CMP substrates, and the minimum BPD density obtained in this study is 220,000 pcs per square meter. Deep-level concentration can be kept at relatively low value by optimizing the growth temperature even at a high growth rate.

## 1. 緒 言

SiCはバンドギャップが広く,絶縁破壊電界や熱伝導率 が高いといった特長がある。SiCを用いたデバイスはパ ワーデバイス用途として有望であり,高耐圧(300~1,200 V) ショットキーバリアダイオードが市販されている。高耐圧 のユニポーラデバイスとしては電界効果トランジスタ (Field Effect Transistor : FET)が開発途上にある。さら に,耐圧5 kV以上の用途では,伝導度変調の効果により 低いオン抵抗となるバイポーラデバイスが有望であるが, その実現のためには数十ミクロン以上の膜厚で,高品質の エピ膜が必要となる。

高耐圧デバイスを目的とする50 µm/h以上の高速エピ 成長がいくつかのグループにより報告されている<sup>1),2)</sup>。こ れらの報告によれば、エピ膜の評価は表面モフォロジーの 観点によるものであり、高速で成長したエピ膜中の深い準 位、構造欠陥に関する研究ではない。このため、高速で成 長したエピ膜がデバイスとしての使用に耐えるものかどう かについてはいまだよくわかっていない。高速成長エピ膜 は、特に基底面転位(Basal Plane Dislocation : BPD)密 度<sup>3)</sup> や深い準位の密度<sup>4)</sup> が大という点において、通常の エピ膜より品質が劣っている。

基板中のBPDは、そのほとんどが基板/エピ膜界面において、デバイスに対する悪影響の少ない貫通刃状転位 (Threading Edge Dislocation: TED)に変換されること が知られている<sup>5)</sup>。これは、BPDからTEDへの変換によ り転位長が短縮(縮小)し、転位部に内在する弾性エネル ギーが小さくなるためである。しかし、変換されなかった エピ膜中の残存 BPDは、順方向に電流を流したときにこ れを起点とする積層欠陥を広げ、デバイスのオン抵抗を増 大させるという問題点が知られている<sup>6)</sup>。

SiC中の深い準位については、キャリア寿命との関連が 指摘されている<sup>7)</sup>ので、高耐圧SiCバイポーラデバイスの 作製のためには、深い準位密度の低減が必須となる。

本報では、50  $\mu$ m/hでの高速エピ成長と、基板に化学 機械研磨(Chemical Mechanical Polishing : CMP)を施 すことによる基底面転位密度の低減、およびエピ成長条件 の最適化による深い準位密度の低減について述べる。

### 2. 実験方法

基板は市販の4H-SiC 8度オフSi面基板を用いた。エピ

\* NEOMAX Company, Hitachi Metals, Ltd.

<sup>\*</sup> 日立金属株式会社 NEOMAXカンパニー

<sup>\*\*</sup>京都大学 工学研究科 教授 工学博士

<sup>\* \*</sup> Kyoto University

成長は京都大学 木本研究室の横型ホットウォールCVD (化学気相堆積: Chemical Vapor Deposition) 炉を用い, キャリアガスとしてH<sub>2</sub>, 原料ガスとしてSiH<sub>4</sub>およびC<sub>3</sub>H<sub>8</sub> を用い,ドーパントとしてN<sub>2</sub>ガスを用いた。成長温度は 1,650 ℃,成長時の圧力は6.7~11 kPaである。

CVD炉の概略を図1に示す。使用した基板の一部に日 立金属にてCMP加工を施し、CMP加工の有無によるエピ 膜の品質について比較を行った。なお、エピ成長に先立ち 1,650 ℃,4.7 kPaにて1時間,H2ガスで基板表面のエッチ ングを施した。



図1 CVD炉の概略

Fig. 1 Schematic image of CVD furnace

## 3. 成長速度

成長速度のSiH4流量依存性を図2に示す。なお,成長 ガス中に含まれるC原子とSi原子の比(C/Si比)は1.2~ 1.5とした。成長速度はSiH4流量にほぼ比例して増加し, 流量20 sccm(図2参照)にて50 µm/hとなった。



図 2 成長速度のSiH4流量依存性 Fig. 2 SiH4 rate dependence of the growth rate

## 4. 表面モフォロジー

50  $\mu$ m/hで成長した100  $\mu$ m厚のエピ膜の光学顕微鏡 像を図3に示す。成長時の圧力は(a)11 kPa,(b)6.7 kPa である。11 kPaで成長したエピ膜では[1120] 方向に伸 びる欠陥が見られ,粗い表面モフォロジーとなった。一 方,成長圧力を6.7 kPaに低下させると,表面欠陥は大幅 に減少し,表面モフォロジーは大幅に改善した。

ホットウォールCVDでは、SiH4ガスはサセプター入口 付近で分解され、SiおよびSiHx種に分解される。Si種が 過飽和になった場合、Siが凝集して成長表面に付着し、成 長が阻害される(図3a)。圧力を低下させると、Siの凝集 が緩和され、平滑なエピ膜が得られたものと考えられる (図3b)。



図 3 100 µm厚エピ膜の光学顕微鏡像 (a) 成長圧力 11 kPa, (b) 6.7 kPa

Fig. 3 Nomarski photographs taken from 100  $\,\mu$  m-thick epilayers grown at (a) 11 kPa and (b) 6.7 kPa

市販の基板と日立金属にてCMP処理した基板,および 各基板上に成長したエピ膜のAFM像を図4に示す。市販 の基板上にはスクラッチが見られるが,CMP処理した基 板は平滑な表面モフォロジーを示し,RMSの値は0.037 nmとなった。また,市販基板上に成長したエピ膜のRMS は2.65 nmであったが,CMP基板上のエピ膜では0.22 nmとなり,CMP処理によりエピ膜の表面モフォロジーが 改善した。



図 4 市販基板およびCMP基板と,その上に成長したエピ膜のAFM像 Fig. 4 AFM images taken from as-received and CMP substrates and epilayers grown on these substrates

## 5. BPD密度

基板中のBPD密度に対するエピ膜中のBPD密度の比と, 成長速度の関係を図5に示す。基板中のBPD密度は100~ 200×10<sup>6</sup> 個/m<sup>2</sup>であった。CMP基板上に成長したエピ膜 では,市販基板上に成長したものに比べて,低いBPD密 度が得られた。これは,土田らの報告<sup>8)</sup>とも一致する結果 である。基板中のBPDは,転位とエピ膜表面との相互作 用(鏡像力)によりTEDに変換されることが知られてお り,この鏡像力は転位と結晶表面の距離が小さいほど強く なる。CMP基板が市販基板に比べて平滑であるために転 位と結晶表面の距離が最小化され,これによって鏡像力が 増大し,エピ膜中のBPD密度の低減に対して有効に働いた と考えられる。また,CMPにより基板表面付近の加工変質 層が除去されたこともBPD密度低減の一因であると考えら れる。

図5からは、成長速度が大きいほどBPD密度が低下す る傾向も見られる。これまでに、BPD密度は成長速度が向 上するとともに増加するという報告<sup>3)</sup>がなされており、本 報における結果と矛盾する。この原因については明らかで はないが、水素エッチング条件の最適化がBPD密度の低 減に効果があった可能性が考えられる。本報においては、 最小で0.22×10<sup>6</sup> 個/m<sup>2</sup>のBPD密度、最高で99.8%の転 位変換率を達成した。

#### 6. 深い準位密度

#### 6.1 Z<sub>1/2</sub>センターおよび EH<sub>6/7</sub>センター

DLTS (Deep Level Transient Spectroscopy) では, ほとんどすべてのエピ膜において295 Kと600 Kに大きな ピークが見られた。295 KのピークはEc-0.58 eVに存在す る $Z_{1/2}$ センター<sup>9)</sup> に, 600 KのピークはEc-1.55 eVに存在 する $EH_{6/7}$ センター<sup>10)</sup> によるものである。成長速度に対す



- 図5 基板中のBPD密度に対するエピ膜中のBPD密度の比と成長速 度の関係
- Fig. 5 Growth rate dependence of the ratio of BPD density in epilayers to that in substrates

る深い準位密度依存性を図6に示す。過去には、20 $\mu$ m/h 以上の高速成長における $Z_{1/2}$ センター密度は、10<sup>18</sup> 個/m<sup>3</sup> 台後半~10<sup>19</sup> 個/m<sup>3</sup>台前半の、比較的高い値が報告されて いる<sup>4)</sup>。本報では、50 $\mu$ m/hにおいても $Z_{1/2}$ センター密度 は2.8×10<sup>18</sup> 個/m<sup>3</sup>、EH<sub>6/7</sub>センター密度は1.4×10<sup>18</sup> 個/m<sup>3</sup> の低い値を実現した。これは、深い準位密度が成長速度で はなく、主に成長温度、および原料ガスのC/Si比に依存 するためであると考えられる。過去の報告に比べて低い C/Si比、および低い成長温度を採用することにより、深い 準位密度を低減することができた。



図 6 成長速度に対する深い準位密度の依存性 Fig. 6 Deep level concentration vs. growth rate

#### 6.2 D<sub>1</sub>センター

4Kと300Kにおけるエピ膜のPLスペクトルを図7に示

す。高速で成長したエピ膜では、 $D_I$ センターの存在により、 $L_1$ ピーク(2.901 eV)が観察されることが報告されている<sup>4)</sup>。本報においては、50  $\mu$ m/hの高速成長においても $L_1$ ピーク強度は非常に小さい(自由励起子発光に比べて1/1,000以下の強度)。 $L_1$ ピーク強度の成長温度依存性を図8に示す。成長温度が高くなるにつれて $L_1$ ピーク強度が高くなっている。単純なモデルによる計算では、真性欠陥の密度( $N_{id}$ )は、定数A、欠陥の生成エンタルピー $\Delta$ H、絶対温度Tを用いて、

$$N_{\rm id} = A \, \exp \left( -\Delta \, H \,/\, k T \right) \tag{1}$$

で与えられる。この式からは、欠陥密度(Nid)は温度が 低下すると低くなることが示される。同様に本研究でも低 温成長により欠陥密度が低くなるものと考えられる。



図7 4K,300Kでの100 µm厚エピ膜のPLスペクトル

Fig. 7 PL spectra at 4 K and 300 K obtained from a 100  $\,\mu\,{\rm m}\mbox{-thick}$  epilayer



図8 L1ピーク強度の成長温度依存性 Fig. 8 The growth temperature dependence of L1 peak intensity

## 7. 結 言

横型ホットウォールCVD 炉を用いて,単結晶4H-SiC 8 度オフSi面基板上に1,650 ℃にてホモエピタキシャル成長 を行った。

- (1) 成長条件の最適化により, 50 µm/hの高速で, 表面 欠陥の少ない平滑なエピ膜を成長できた。
- (2) CMP 基板上に成長したエピ膜では、市販基板上に成 長したものに比べて、大幅に表面モフォロジーの改善が 見られた。
- (3) CMP基板上に高速でエピ成長することにより,エピ膜 中の基底面転位密度は低減し,本研究では最低で0.22× 10<sup>6</sup>個/m<sup>2</sup>の基底面転位密度となった。
- (4) 成長条件の最適化により、深い準位密度の低減に成功した。

#### 参考文献

- M. Masahara et al., Mater. Sci. Forum 389-393 (2002) 179.
- 2) Y. Ishida et al., Mater. Sci. Forum 457-460 (2004) 213.
- 3 )  $\,$  T. Ohno et al., J. Cryst. Growth 271  $\,$  (2004)  $\,$  1.
- 4 ) H. Tsuchida et al., J. Cryst. Growth 237-239 (2002) 1206.
- 5 ) S. Ha et al., J. Cryst. Growth 244 (2002) 257.
- 6) H. Jacobson et al., J. Appl. Phys. 95 $\ (2004)\ 1485.$
- 7) L. Strasta et al., Mater. Sci. Forum 389-393 (2002) 549.
- 8) H. Tsuchida et al., Mater Sci. Forum 527-529 (2006) 231.
- 9) T. Dalibor et al., Phys. Stat. Solidi A 162 (1997) 199.
- 10) C. Hemmingsson et al., J. Appl. Phys. 81 (1997) 6155.



<mark>堀 勉</mark> Tsutomu Hori 日立金属株式会社 NEOMAXカンパニー セラミックスセンター



木本 恒暢 Tsunenobu Kimoto 京都大学 工学研究科 教授 工学博士